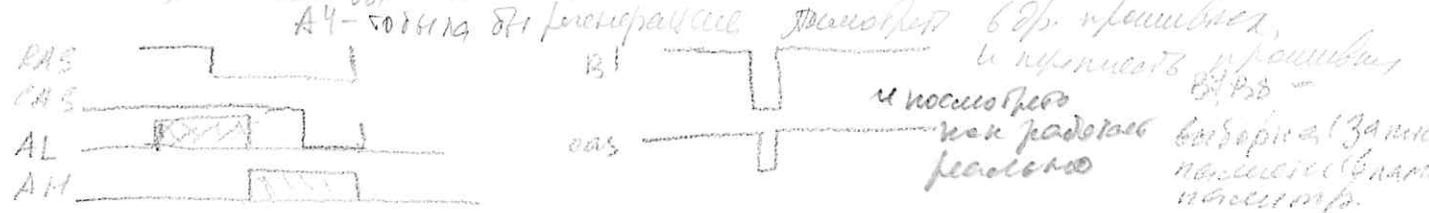


Рисунок 8 Функциональная схема KM1556XJ8 V6.



V6 - Формирует RAS1, RAS2, CLK сигнала для строчной и столбчатой памяти в ОЗУ на адрес (считает), сигнал записи точки в буфер видеоадаптера.  
 B1 - Импульс, 1/8 от 8M  
 B2 - сигнал на CLK 8M

B1 - END MEMRW  
 B2 B3 - NC  
 B4

B4-V6-16 - сигнал записи точки в буфер видеоадаптера.  
 B5 - сигнал записи точки в буфер видеоадаптера.

RAS0 - всегда присутствует или нет  
 Y0 - A18  
 Y1 - A19  
 Y2 - A20  
 Y3 - A21

A19/A20 - Don't care - NAB (RAS3)  
 A18/A1 - NAB  
 A21 - сигнал A19?