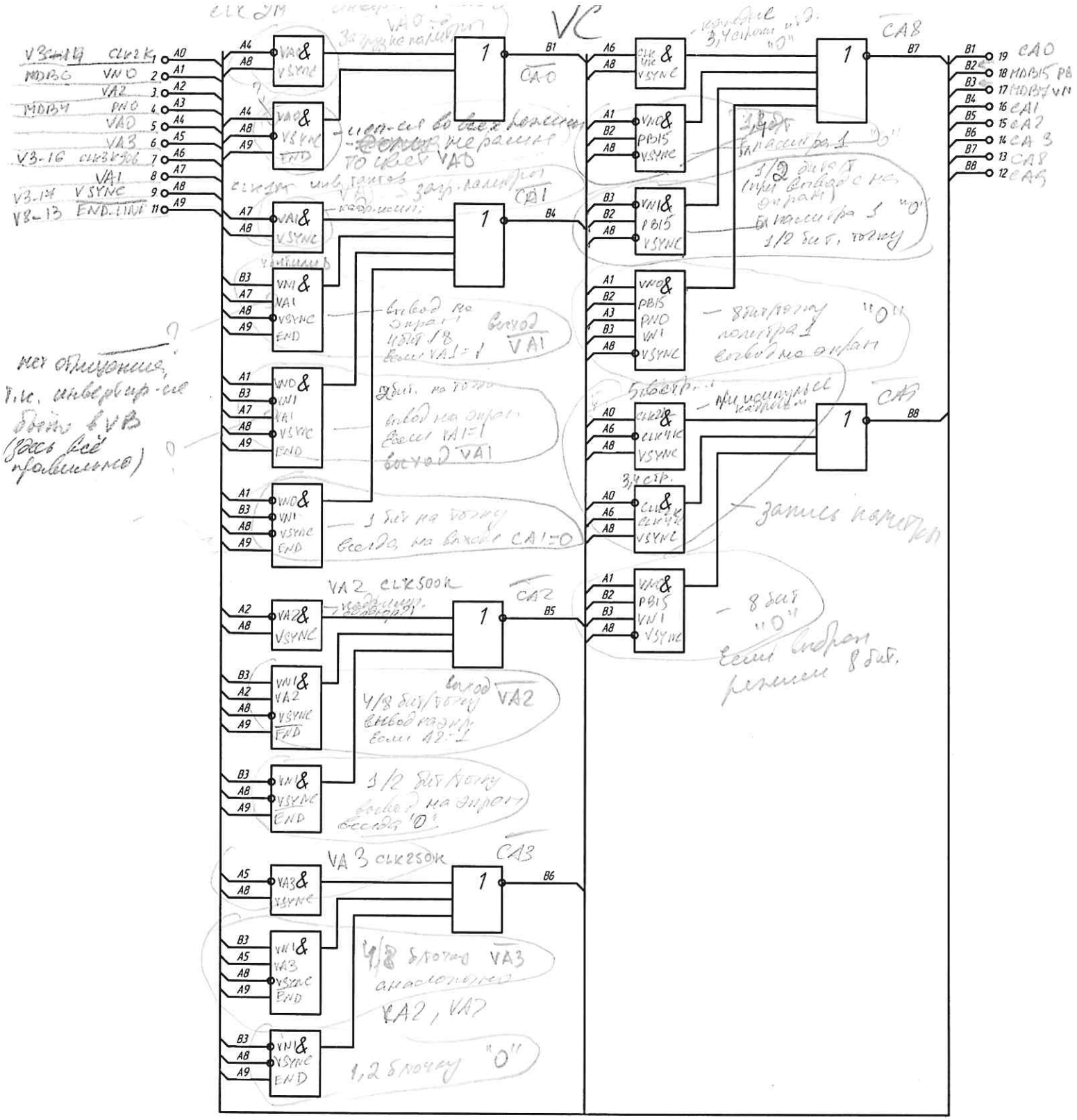

Рисунок 9 Функциональная схема КМ1556ХЛ8 VC.

CA0 – область памяти или адресная?

Данная прошивка производит маскирование бит, в зависимости от номера режима (1, 2, 4, 8 бит/пикс), также производит в режиме кадровой синхронизации постоянный перебор адресов памяти для её заполнения